Liquid crystal display device and method for manufacturing the same

Publication number: TW493096B	TW493096B	Also published as:
Publication date:	2002-07-01	E US6010384 (A1)
Inventor:	NISHINO TETSUYA (JP); MORIMOTO HIROKAZU (JP); TANAKA TAKAOMI (JP)	
Applicant:	TOKYO SHIBAURA ELECTRIC CO (JP)	
Classification:		
- International:	<i>C03B33/07; G02F1/1333;</i> C03B33/00; G02F1/13; (PC1-7): G02F1/133	
- Europeans	C03B33/07; G02F1/1333K	

Report a data error here

Abstract of TW493096B

Priority number(s): JP19970234079 19970829; JP19970234080 19970829

Application number: TW19980113274 19980812

The present invention is to contact the scribe lines formed by the mother glass 100M for the array substrate with the spacers 210 in a linear, almost equal pitch and island configuration on the mother glass upposits substrate right above the scribe lines, the impact will be focused on the spacers 210. The impact will be transmitted to the mother glass for the array substrate through the spacers, to that the careds formed with the supers, as cible lines will be progressed in a direction redicted to the opposite glass surface, and conducting the dicing on the mother glass for the array substrate without causing any unqualified dicing. 200M on the opposite substrate. Thus, when applying an uniform impact on the mother glass for the

Data supplied from the esp@cenet database - Worldwide

2008/06/20

附件 2 第 87113274 號專利申請

中文說明書修正頁

民國89年7月 修正

申請	日期		舞	8	B	.12	В
案	號		.871	1.827	4		
類	F	60	2 7	_	V. :		



493096

	, m m	*周蟆兹) 簽明 東 利 祕 服 妻	
	7	新型 專利 説 明 書	
一、發明 名称 新型	中文	液晶顯示装置及其製造方法	
	英文	Liquid crystal display device and metho manufacturing the same	d for
二、發明人	姓 名	(1) 西野智哉 (2) 森本浩和 (3) 田中孝臣	
	國籍	(1) 日本 ② 日本 (3)	日本
		(1) 日本國兵庫縣姬路市綱干區北新在家八六~一	
	住、居所	② 日本四兵庫縣擠保郡揖保川町黍田五六一三 B一二〇一	
		(3) 日本國兵庫縣攝保郡太子町航三〇〇	
	姓 名 (名稱)	(I) 東芝設份有限公司 株式会社東芝	
	國和	(1) 日本	
三、申請人	住、居所 (事務所)	(1) 日本國神奈川縣川崎市幸區堀川町七二番地	
	代表人姓名		
		(1) 西室泰三	

經濟部智思則此尚員工消費合作社印製

打

線

經濟部中央標準局員工消費合作社印製

附件 3:第 87113274 號專利电請案 中文說明書修正頁 民國 90 \$12 月修』

904173117年

四、中文發明摘要(發明之名稱: 液晶顯示裝置及其製造方法

於陣列基板用母玻璃 1 0 0 M 所形成畫線上、接觸衛在對向基板用母玻璃 2 0 0 M 以直線且略等間隔,呈島歌設置之間隔物 2 1 0 · 因此,當從位於畫線正上方位置對向基板用母玻璃侧施加均一之衝擊時,衝擊將介由間隔物傳至陣列基板用母玻璃侧。如此則形成有畫線之裂痕可以相對玻璃面呈略垂直分地,在不致產生切割不良狀態下,對陣列基板用母玻璃進行切割。

)

请先閱讀背面之注意事項再填寫本頁各欄)

經濟部智慧財產局員工消費合作社印製

經濟部中央標準局員工消费合作社印製

承辯人代碼: A6 (由本局填寫 В6 大 類: IPC分類: 本案已向: 圆(地區) 申請專利,申請日期: 東號: ,□有 □無主張優先權 日本 1997 年 8 月 29 日 1997 年 8 月 29 日 9-234079 9-234080 ☑有主張優先權 ☑有主張優先權 日本 (靖先閱墳背面之注意事項再填寫本頁各欄) 有關微生物已寄存於: **,寄存日期:** ,寄存號碼:

五、發明説明(1)

本 發 明 係 關 於 液 晶 顯 示 裝 置 及 其 製 造 方 法 , 特 別 關 於 用 來 切 斷 構 成 液 晶 顯 示 裝 置 之 球 璲 基 板 用 的 切 割 方 法 。

習知技術 -- `

一般,液晶顯示裝置係如下製造。

亦即,於各具電極之2片玻璃基板之任一側之全面設間隔物。該間隔物和用於2片基板貼合時保持2基板間之間隔物。該間隔物,係於發製程塗布之密對材所與固定的質域內中配置之同時,於密對材外側之同時與與與較顯示領域為疏之密度均一地配置。之後,於可則與數據板上塗布密對材後,將2片基板貼,於兩基板間以來與稱基板中,於兩基板切成。之後,將2片玻璃基板切成,於兩基板間間,於確晶材料以形成液晶顯示裝置。

玻璃基板切割時,可利用線銀法(dicing)或壓電法 (piezo),其中最廣泛利用者爲蓋線法(scribe)。 蓋線 法係如下對玻璃基板進行切割。

亦即,藉銳利之鑽石等硬質構件形成之畫線器(scriber),於玻璃基板表面畫出特定之切割線,沿切割線 形成裂痕。由形成裂痕之面之背側施加衝擊使產生裂痕, 以切斷玻速基板。

對液晶顯示裝置之玻璃基板作切割時,於基板表面畫 出切割線,沿切割線形成裂痕(即畫線)。之後,藉由稱 爲衝斷器(Break bar)之橡膠製棒狀構件,從玻璃基板背

經濟部中央標準局員工消費合作社印製

五、發明説明(2)

側沿盘線施加均一之衝擊,以使玻璃基板沿盘線衝斷。依 此可將玻璃基板切成所要大小。

於被晶顯示裝置之製程中,介由間隔物貼合之第1 玻璃基板及第2 玻璃基板,係如下被切割。又,間隔物係固定形成於第2 玻璃基板上之特定位置。

亦即,於第1玻璃基板表面形成畫線。從對向配置之 第2玻璃基板表面側藉衡斷器沿畫線均一地施加衝擊力。 以切斷第1玻璃基板。

此時,2片玻璃基板之間,僅存在間隔物,衝斷器施加之衝擊,保介由間隔物由第2玻璃基板傳至第1基板。因此,衝擊集中於間隔物,整線器所形成之裂痕,將因施加之衝擊而有朝向間隔物之傾向。即,切割絲之玻璃基板之切劃面之形狀,及間隔物之位置關係,具有極密切之關係。

於周邊領域,間隔物以較遊離畫線之位置爲疏之密度 配配,故裂痕有朝向間隔物進行之傾向。因此,玻璃基板 之切割面相對於基板主面不星略垂直,而形成銳利之 形狀。因此,上述間隔物之配置構造,產生容易發生切割 不良,良品率低等問題。另外,此種切割不良,於後續 製程中易於產生玻璃缺損。此種玻璃缺損成爲玻璃碎片, 進入兩玻璃基板之間,或偏光板與玻璃基板之間等,而引 起所謂碎片不良,及良品率降低之原因。

又,衝擊器對玻璃基板施加衝擊之位置,即衝擊位置 ,一般相對於畫線偏離1mm程度之可能性高。衝擊器相

打

五、發明説明(3)

對畫線呈偏離狀態對玻璃基板施加衝擊時,該衝擊有可能 介由配置於偏離畫線位置之間隔物傳遞。因此,產生切割 不良之情況多,於後續製程產生玻璃缺損或玻璃碎片,良 品率路低。

再者,於液晶顯示裝置,陣列基板多爲在周邊領域配置多數驅動電路,特別是,於畫線周邊部,配置較多之底 配置 間隔物時,該間屬物是上配置間隔物時,該間隔物之之間隔物,僅高出配線圖型上之間隔物,僅高出配線區型之之間隔物,而是集中於配線圖型上之間隔物。因此,可能發生物割不良之同時,因施加之衝擊有可能破壞配線圖型,成爲良品率降低之原因。

如上述,於遠離畫線之位置以較疏密度配置間隔物之 構造中,對玻璃基板切割時,因間隔物之配置位置,衝擊 位置相對於蓋線之變動,及間隔物與配線圖型間之相對位 置等之影響,而產生切割不良,於後線製程,容易發生玻 璃缺損或玻璃碎片,良品率降低等問題。

[發明之概要]

本發明係爲解決上述問題點,目的在於提供一種可防止切割不良,可防止因玻璃缺損或玻璃碎片產生所導致良品率降低的液晶顯示裝置及液晶顯示裝置之製造方法。

本 發 明 之 液 晶 顯 示 裝 置 之 製 造 方 法 , 係

使第1基板及第2基板對向配置,

清先到讀背面之注意事項再填寫本頁)

打

五、發明説明(4)

藉由密封材將於上述第 1 基板與第 2 基 板之間封入液 品材料用之特定領域予以包團,據以使上述 2 片基板貼合

於上述密封材所包團特定領域之外側領域,令上並2 片基板之中至少一側沿切割線切割成特定尺寸的液晶顯示 裝置之製造方法;其特徵爲;

於上述切割線上配置用於保持上述 2 片 基 板 間 之 間 隙 的 間隔 物。

〔 較 佳 實 施 例 之 說 明 〕

以下,參照圖面說明本發明之液晶顯示裝置及該液晶 顯示裝置之製造方法之實施形態

本發明之一實施形態之液晶顯示裝置,爲例如具備對 角1 1 吋之顯示領域之主動矩陣型液晶顯示裝置,具如圖 1 所示之液晶顯示面板10。

液晶顯示面板 1 0 ,如圖 1 所示,具有:第 1 基板之 陣列基板 1 0 0 ,及與陣列基板 1 0 0 對向配置之第 2 基 板之對向基板 2 0 0 ,及配置於陣列基板 1 0 0 與對向基 板 2 0 0 之間的被晶材料。液晶顯示面板 1 0 ,係具有: 畫像顯示用之第 1 領域即顯示領域 1 0 2 ,及具連接驅動 電路用之配線焊墊的第 2 領域即周邊領域 1 0 4 X ,

1 0 4 Y。顯示領域 1 0 2 ,係由形成於將陣列基板 1 0 0 與對向基板 2 0 0 貼合,以密封材 1 0 6 包圍之領

域內,周邊領域104X,104Y,係形成於密封材

五、發明説明(5)

106之外側領域。

多層膜所形成閘極絕緣膜113上。

陣列基板 1 0 0 之顯示領域 1 0 2 · 如圖 2 及圖 3 所示,係於絕緣性基板,例如厚 0 · 7 m m 之玻璃基板 1 0 1 上互呈正交般配設 1 0 2 4 × 3 條之信號線 1 0 3 · 及 7 6 8 條掃描線 1 1 1 · 掃描線 1 1 1 係由 A 1 · M o, W 等低電阻材料形成,同時,直接配設於玻璃基板 1 0 1 上 · 信號線 1 0 3 ,係由 A 1 等低電阻材料形成之同時,配設於玻璃基板 1 0 1 上所形成氧化矽及氮化矽之

又,陣列基板 1 0 0 ,係具有配設於各信號線 1 0 3 與各掃描線 1 1 1 之名交點部附近之作為開關元件的薄膜 電晶體即 T F T 1 2 1 。又,陣列基板 1 0 0 ,係具有介 由 T F T 1 2 1 接於信號線 1 0 3 之畫素電極 1 5 1 。畫 素電極 1 5 1 ,係由透過性導電性構件,例如 I T O 形成

TFT121,如圖2及圖3所示,以從掃描線 111延伸出之部分作為開極112。非晶質矽膜即 8 5 i:H膜形成之半等體膜115,係介由開極絕緣膜 113配置於開極112上。氣化矽形成之通道保護膜 117,係積層於半導體膜115上。

TFT121之源極131,係介由n^{*}型非晶質砂膜即n^{*}a-Si:H膜形成之低電阻半導體膜119,電連接於半導體膜115及蓋素電極151・TFT121之
汲極132,係與信號線103一體形成。汲極132、

五、發明説明(6)

保介由低電阻半導體膜 1 1 9 ,電連接於半導體膜 1 1 5 及信號線 1 0 3 · T F T 1 2 1 之通道保護膜 1 1 7 ,源極 1 3 1 ,及汲極 1 3 2 保由 氮化矽 膜等絕緣 膜 構成之保 護 膜 1 7 1 被 覆。

又,陣列基板 1 0 0 之表面,係由介於對向基板 2 0 0 之間使被晶組成物 3 0 0 配向之配向膜 1 4 1 被覆

於陣列基板 1 0 0 配置對向基板 2 0 0 時,對向基板 2 0 0 之顯示領域 1 0 2 ,係於透明之絕緣性基板,例如 厚 0 、 7 m m 之玻璃基板 2 0 1 上具備遮光膜 2 0 2 。該選光膜 2 0 2 ,用於遮斷與陣列基板 1 0 0 上之配線 圖型對向之領域。這光膜 2 0 2 ,係分別和陣列基板 1 0 0 之 T F T 1 2 1 與信號線 1 0 3 之間險,盡素電極 1 5 1 與掃描線 1 1 1 之間 騰等領域星對向。遮光膜 2 0 2 係由例如 C r 膜或樹脂曆形成。

又,對向基板 2 0 0 ,為使從陣列基板 1 0 0 侧透過對向基板 2 0 0 侧之光束著色,於與陣列基板 1 0 0 之蓋索電極 1 5 1 星對向之領域上具有減色片 2 0 3 R,

203G,203B。即,對向基板200,係於各畫素 具可著色紅(R),線(G),藍(B)3原色之褪色片 203R,203G,203G。

又 , 對 向 基 板 2 0 0 具 由 I T O 形 成 之 對 向 電 極

204,俾被覆濾色片203R,203G,203B之

五、發明説明(7)

表面全面。

交,對向基板200之表面,係由介於陣列基板 100之間使液晶組成物300配向之配向膜所被覆。

液晶顯示面板10之表背面,即玻璃基板101及玻璃基板201之外面,配設有偏光方向互呈正交之偏光板(未圖示)。

該間隔物210,係如下形成。

即,於對向基板 2 0 0 旋轉塗布感光性黑色樹脂後乾燥之。之後,對該感光性樹脂,介由特定圖型形狀即與陣列基板 1 0 0 配線圖型對應之形狀之光罩進行曝光,顯像。之後,藉燒結處理,形成用以遮斷與配線圖型對應之領域的遮光膜 2 0 2。

接著,令分散有綠色顏料之紫外線硬化型丙烯基樹脂 旋轉塗布於對向基板200之全面後乾燥之。之後,在與 綠色畫素領域,及黑色遮光膜202上之掃描線111對 向之領域,介由分別對應之形狀之光單進行曝光,顯像。 之後,燒結處理以形成絕色減色片203G。

五、發明説明(8)

接著,於與藍畫素領域,掃描線111對向之領域所 積層之綠色濾色片203G上,與綠色濾色片203G同 樣形成藍色濾色片203B。

之後,於與紅蓋素領域,及掃描線 1 1 1 對向之領域 所積層之藍色總色片 2 0 3 B 上,與綠色濾色片 2 0 3 G 同樣地形成紅色濾色片 2 0 3 R・

如上述,於液晶顯示面板 1 0 之顯示領域 1 0 2 內,利用形成遮光膜 2 0 2 及減色片 2 0 3 (G,B,R) 之光蝕刻工程,於與掃描線 1 1 1 對向之部分依序積層黑色遊光膜 2 0 2 ,及減色片 2 0 3 G, 2 0 3 B, 2 0 3 R,形成柱狀之間隔物 2 1 0。該間隔物 2 1 0之遮光膜 2 0 2 及綠減色片 2 0 3 G,如圖 3 所示,係與掃描線 1 1 1 平行積層。整減色片 2 0 3 B,則於掃描線 1 1 1 之記級方向,以特定寬,且以特定間隔積層於終減色片 2 0 3 G上。紅塘色片 2 0 3 R,係以較整減色片 2 0 3 B 空之寬度,且以特定間隔積層於藍塊色片 2 0 3 B 产之寬度,且以特定間隔積層於藍塊色片 2 0 3 B 上。

又,此實施形態中,係於與擠描線 1 1 1 對向之位置 形成間隔物 2 1 0 ,但亦可形成於其他配線例如信號線 1 0 3 之對向位置。又,此實施形態中,配線間隔物 2 1 0 之間隔為約 5 0 m m ,係依液晶顯示裝置之顯示領 城 1 0 2 之尺寸,閱隔物 2 1 0 之尺寸等被最適化。

另一方面,於液晶顯示面板10之周邊領域104X
,104Y,如圖4所示,積層黑色遮光膜202,及紅

五、發明説明(g)

周邊領域 1 0 4 X , 1 0 4 Y 所設問隔物 2 1 0 , 係利用顯示領域 1 0 2 中之對向基板 2 0 0 之遮光膜形成工程,及滤色片形成工程而形成・因此,於周邊領域

1 0 4 X , 1 0 4 Y 形成間隔物 2 1 0 用之其他製程則不必要,可於對向基板形成時間時形成。

此液晶顯示面板 1 0 ,如圖 1 所示,爲使液晶 顯示裝置之外形尺寸,特別是外框尺寸縮小,顯示領域 1 0 2 內配設之信號線 1 0 3 ,係僅引出於陣列基板 1 0 0 之 周邊領域 1 0 4 C之第 1 端邊 1 0 0 X 侧。周邊領域 1 0 4 X 係具有配線焊墊用以電連接。信號線 1 0 3 ,及供給特定信號於該等信號線 1 0 3 之驅動電路。該配線焊墊,係於第 1 端邊 1 0 0 X 侧,介由具方性導電接著劑連接於供給影像資料至信號線 1 0 3 之驅動電路,即 X — T A B

4 0 1 - 1 · 4 0 1 - 2 · 4 0 1 - 3 · 4 0 1 - 4 · 該 周邊領域1 0 4 X 之寬 · 即密封材1 0 6 之外端起第1端 邊1 0 0 X 止之寬爲約3、2 m m ·

又, 配設於顯示領域1 0 2 內之掃描線1 1 1 , 係僅引出至與陣列基板1 0 0 之周邊領域1 0 0 Y 之第1 端邊

經濟部中央標準局員工消費合作社印製

五、發明説明(10)

100 X 正交之第2端 3 100 Y 侧。周邊領域104 Y 且 右 配 線 焊 整 用 於 置 連 接 該 掃 構 線 1 1 1 , 及 供 給 特 定 信 號於該掃描線111之驅動電路。該配線焊墊,於第2端 ※ 1 0 0 Y 側 , 係 介 由 異 方 性 導 電 接 著 劑 連 接 於 供 給 掃 描 1 之驅動電路即 Y -1 邊領域104Y之寬,即密封材 00 Y 止之寬爲約3

4 0 1 - 1 , 4 0 1 - 2 係介由異方性導電接著劑連接於,向液晶 顯示面板 1 0 之背面侧折曲,用於控制液晶顯示面板 1 0 之背面所配置。各X-TAB 0 1 - 4 的控制電路基板 4

,配置於液晶顯示面板10之側 劑連接於 4 1 1 - 1 · 4 1 1 - 2 的 方,用以控制各Y-TAB 控制電路基板 4 3 1。

401-1,401-2,

411-2與Y控制電路基板 亦可由焊接來進行。

4 之間隔物210係配置於,當對向基板與陣列基 板呈對向配置時可避開陣列基板之周邊領域104X,

104Y所形成之各種配線。

圖 5 爲 2 個液晶顯示面板 1 0 切斷之陣列基板用母玻

五、發明説明(11)

璃及對向基板用母玻璃以密封材貼合而成之格.C.之平面圖 中列基板用母玻璃 1 0 0 M , 及對向基板用母玻璃 2 0 0 M , 具略同一尺寸

為從陣列基板用母玻璃100M,及對向基板用母玻璃200M,切割出特定尺寸之液晶顯示面板10,需於母玻璃表面畫出切割線,以形成沿該切割線之裂痕(即畫線)。

於陣列基板用母玻璃 1 0 0 M形成與信號線之配線方向平行之第 1 及第 2 畫線 A S L - 1 及 A S L - 2 ,及與掃描線之配線方向平行之第 3 ~ 第 6 畫線 A S L - 3 ~ A S L - 6 。於對向基板用母玻璃 2 0 0 M形成平行於信號線之配線方向之第 1 及第 2 畫線 C S L - 1 及 C S L - 2 ,及平行於掃描線配線方向之第 3 ~ 第 6 畫線。

之後,由對向基板用母玻璃 2 0 0 M 侧沿陣列基板用母玻璃 1 0 0 M 上所形成蓋線施加衝擊,使產生裂痕以切斷陣列基板用母玻璃 1 0 0 M。由陣列基板用母玻璃

图 6 爲母玻璃沿第 1 畫線 A S L - 1 之 C - D 線 切斷之斷面圖。即,於陣列基板用母玻璃 1 0 0 M 之第 1 畫線 A S L - 1 上,以約 5 0 µ m 之等間隔積層遮光膜 2 0 2,及減色片 2 0 3 (R,G,B)以形成間隔物。

同樣地,形成於陣列基板用母玻璃 1 0 0 M 之其他 置線,即第 2 ~第 6 置線 A S L - 2 ~ A S L - 6 上,於對

五、發明説明(12)

向基板用母玻璃 2 0 0 M接觸有以特定節矩形成之間隔物 2 1 0 · 但是 · 亦可不必在陣列基板用母玻璃所形成之所 有畫線上接觸有間隔物 · 亦即,由母玻璃切出液晶顯示面 板 1 0 時,只需配置成至少在相當於界定周邊領域

104X,104Y之框綠部分之畫綠ASL-1,

ASL-3, ASL-5上接觸有間隔物210即可

該間隔物2100,如上達般,係由沿畫線上,於對向 基板用母玻璃200M上一直線配置之遮光膜202,於 遮光膜202上一直線積層之線濾色片203G,於線濾 色片203G上島狀積層之縣濾色片203B,及於藍濾 色片203B上島狀積層之紅濾色片203R所構成。

7 A 爲母玻璃沿第2 畫線 A S L - 2 之 E - F 線切

断之斷面圖。亦即,於陣列基板用母玻璃 1 0 0 M 之第 2 畫線 S A L - 2 上,和圖 6 之場合同樣地,以約 5 0 µ m 節矩接觸有間隔物 2 1 0。第 2 畫線 A S L - 2 上之密封 材 1 0 6 所界定之注入口 1 0 8 附近,未配置間隔物 2 1 0。因此,沿陣列基板用母玻璃 1 0 0 M 之第 2 畫線 A S L - 2 切出陣列基板時,沿對向基板用母玻璃 2 0 0 M 之第 2 畫線 C S L - 2 切出對向基板後,在注入口 1 0 8 附近殘留間隔物斷片之不良現象不會產生。因此, 從注入口 1 0 8 注入液晶材料時,可防止殘留之間隔物斷 片混入液晶材料之不良現象之發生。

又,注入口 1 0 8 ,係沿第 2 畫線 A S L - 2 具約 1 0 0 m m 之寬。因此,於注入口,爲確保陣列基板用母

五、發明説明(13)

玻璃 1 0 0 M 與對向基板用母玻璃 2 0 0 M 間之間隔,如圖 7 所示,平行於第 2 畫線 A S L - 2 隔特定間隔配置間隔物 2 1 0 · 與畫線上殘留之間隔物斷片不同,係確實固定於對向基板用母玻璃 2 0 0 M · 因此,由注入口 1 0 8 注入液晶材料時,間隔物 2 1 0 混入液晶材料之可能性極低。

另一方面,圖 7 B 為,於陣列基板用母玻璃 1 0 0 M 所形成第 2 ,第 4 及第 6 畫線 A S L - 2 , A S L - 4 , A S L - 6 上,未配置間隔物 2 1 0 時之第 2 畫線 A S L - 2 中之注入口 1 0 8 附近之擴大圖。如圖 7 B 所示, 陣列基板用母玻璃 1 0 0 M 之第 2 畫線 A S L - 2 上,未配置間隔物 2 1 0。當然,第 2 畫線 A S L - 2 上之注入口 1 0 8 附近亦未配置間隔物。因此,注入口 1 0 8 附近残留間隔物斷片之現象不會發生。因此,從注入口 1 0 8 附近残留間隔物對時,可防止殘留間隔物之斷片混入液晶材料等不良情況發生。

又、於注入口108,和上述同樣,與第2盤綠 ASL-2平行地隔開特定間隔配置有間隔物。因此,由 注入口108注入液晶材料時,間隔物210混入液晶材 料之可能性極低。

圖 8 為母玻璃沿與第 1 及第 2 畫線 A S L - 1 及
A S L - 2 呈正交之 G - H 線切斷之斷面圖。又,圖 8 為問隔物 2 1 0 之構造之簡略圖。例如圖 8 所示之周邊領域 1 0 4 Y,係具有接觸於陣列基板用母玻璃 1 0 0 M 之第

五、發明説明(14)

1 畫線 A S L - 1 上之間隔物 2 1 0。

第1畫線ASL-1起至密封材106止之間隔D1 第3mm以上。又,第1畫線ASL起至密封材106止 之間之領域之中,至少第1畫線ASL-1起3mm以內 之領域內未設置間隔物210・第1畫線ASL-1起至 與其最近配置之間隔物210止之間隔D2爲3mm以上

又,畫線起3mm以內之領域,亦可配置問隔物。但 ,此領域內較好以較畫線上爲疏之配置密度配置間隔物。 此乃如後述,因沿畫線施加衝擊時,衝擊將沿畫線上集中 之故。

又,如圖 8 所示,於顯示領域 1 0 2 內,以特定間隔配置同樣之間隔物 2 1 0。顯示領域 1 0 2 內之間隔物係以 1 0 個/m m°左右之配置密度全體均一地配置。

另一方面,於第2蓋線ASL-2上,接觸有間隔物 210。該間隔物210係配置於接近密封材106之位 簡。

圖 9 爲 第 1 畫 線 周 邊 之 擴 大 圖。

以第1畫線ASL-1爲中心之特定寬D3,例如1mm寬之範圍內之領域作爲切出領域。即,該切出領域係包含間隔物210所接觸之畫線上,及畫線近傍之領域。如圖9所示,配置於切出領域內之間隔物210,保沿第1畫線ASL-1以略等間隔設成直線狀。又,此例中,第1畫線ASL-1起3mm以內之領域內未配置間隔物

打

五、發明説明(15)

・配置於切出領域內之間隔物 2 1 0 具有一邊為 2 0 ~ 5 0 μ m 之 質 W 。

以下,說明此液晶顯示裝置之製造方法。

首先,準備陣列基板用母玻璃100M及對向基板用母玻璃200M。陣列基板用母玻璃100M,如圖3所示,係具有:沿透明玻璃基板101上之行方向平行之多數掃描線111,及沿列方向平行之多數信號線103,及毒素數分之審紊甑板151,及賽素數分之

TFT121。對向基板用母玻璃200M,如圖3所示,係具有:透明玻璃基板201上之遮光膜202,及濾色片203(R,G,B),及對向電極204,及藉由 積層遮光膜及濾色片分別於顯示領域102及周邊領域

1 0 4 (X,Y)以特定配置密度形成的間隔物 2 1 0

接著,洗淨陣列基板用母玻璃100M及對向基板用母玻璃200M之後,於各母玻璃之顯示領域102內強布聚醯亞胺膜,益燒結之。之後,對該聚歷亞胺膜施予摩擦處理使成特定方向,以形成配向膜141,205。

之後, 再度洗淨後, 如圖 5 所示, 於陣列基板用母玻璃 1 0 0 M 或對向基板用母玻璃 2 0 0 M 塗布密封材

106,將2片母玻璃貼合以形成格。此時,於後續工程 ,於陣列基板用母玻璃100M所形成畫線上,使對向基 板用母玻璃200M上所形成間隔物210星接觸般予以 貼合·之後,使密封材106硬化。在塗布密封材106 時,藉密封材106形成於後續工程注入液晶材料用之注

五、發明説明(16)

λ II 1 0 8 ·

接著,將陣列基板用母玻璃100M及對向基板用母玻璃200M切成所要尺寸。此切割工程之詳細如後述。

接著,於母玻璃切出之被晶顯示面板 1 0 之 2 片基板 間,由注入口注入液晶材料,以密封材封入液晶材料。

如圖 1 所示,在陣列基板 1 0 0 之周邊領域 1 0 4 (X,Y) 所形成配線 焊墊安裝驅動電路 4 0 1 - 1 ~

4 0 1 - 4 , 4 1 1 - 1 ~ 4 1 1 - 2 .

之後,於液晶顯示面板10之背面,即陣列基板

100侧安裝背照燈以完成液晶顯示裝置。

以下,詳細說明液晶顯示裝置之製程中之切割工程。

圖 1 0 A ~ 圖 1 0 F 為對圖 5 之母玻璃切割之切割工程之說明圖。以下,以沿圖 5 之 G - H 線切割之斷面圖說明之。

如圖 1 0 A 所示,首先,準備以密封材 1 0 6 貼合陣列基板用母玻璃 1 0 0 M 及對向基板用母玻璃 2 0 0 M 而成之格 C。

如圖10B所示,於陣列基板用母玻璃100M之表面形成畫線、即如圖5所示,形成與信號線配線方向平行之第1及第2畫線ASL-1及ASL-2、及與掃描線配線方向平行之第3~第6畫線ASL-3~ASL-6

。於圖 1 0 B 圖 示出第 1 及第 2 畫線 A S L - 1 及 A S L

五、發明説明(17)

- 2 · 之後,令格 C · 以陣列基板用母玻璃 1 0 0 M 朝下 載置於工作台上。

接著,如圖10C所示,由格C之對向基板用母玻璃200M側,沿畫線施加均一之衝擊。該均一之衝擊,係指以稱爲衝擊器之向一方向延伸之橡膠製棒狀構件沿畫線打擊以施加力景。

該衝擊,將介由接觸於畫線上之間隔物 2 1 0 ,即設於對向基板用母玻璃 2 0 0 M 之間隔物,傳至陣列基板用母玻璃 1 0 0 M 侧。藉此種衝擊,使於間隔物 2 0 0 侧進行形成有畫線之裂痕。

同樣,沿全畫線施加衝擊,以進行形成裂痕。

之後,如圖 1 0 D 所,於對向基板用母玻璃 1 0 0 M 之表面形成盘線。即,如圖 5 所示,形成與信號線配向方向平行之第 1 及第 2 查線 C S L - 1 及 C S L - 2 · 及 與掃 描線配線方向平行之第 3 ~第 6 查線 C S L - 3 ~ C S L - 6 · 於圖 1 0 D 示出第 1 及第 2 查線 C S L - 1 及 C S L - 2 · 之後,令格 C ,以對向基板用母玻璃 2 0 0 M 朝下載置於工作台上。

接著,如圖 1 0 E 所示,由格 C 之 陣 列 基 板 用 母 玻 璃 1 0 0 M 侧 、 沿 畫 線 施 加 均 一 之 衡 撃 。 沿 第 1 畫 線 C S L 上 1 配 置 之 密 封 材 1 0 6 傳 至 對 向 基 板 用 母 玻 璃 2 0 0 M 侧 。 又 , 沿 第 2 畫 線 C S L — 2 施 加 之 衡 擊 , 係 介 由 接 觸 於 第 2 畫 線 C S L — 2 上 之 間 隔 物 2 1 0 , 傳 至 對 向 基 板 用 母 玻 璃

五、發明説明(18)

200 M 侧。藉由該衝擊來進行形成有書線之裂痕。

同樣地,沿全畫線施加衝擊,以進行裂痕之形成。

如上逃般於陣列基板用母玻璃 1 0 0 M 及對向基板用母玻璃 2 0 0 M 上所形成金畫線進行形成裂痕,據以切割成圖 1 0 F 所示液晶顯示面板 1 0 。

此時,如圖 1 0 F 所示,於密封材 1 0 6 之外側領域 ,間隔物 2 1 0 之一部分會残留,但是,如使用圖 7 說明 般,於注入口 1 0 8 未配置間隔物 2 1 0 ,故殘留間隔物 2 1 0 之一部分不致對滌晶顯示裝置本身有不良影響。

又,由母玻璃切出液晶顯示面板 1 0 之順序,並不限 定於上滩例。

如上越般,例如切割陣列基板 1 0 0 時,由對向基板 用母玻璃 2 0 0 M 侧施加之衝擊,係介由於蓋線上以等間隔,且以較遠離蓋線周邊之領域及高之配置密度接觸之間隔物 2 1 0 ,傳至陣列基板用母玻璃 1 0 0 M 。因此,形成蓋線之裂痕,係以相對基板主面略垂直方向進行,可防止切割不良之產生。

因此,於後續之被晶注入工程或偏光板貼合工程,可 抑制玻璃缺損或玻璃碎片等不良之產生,可提高良品率。

以下,於上述被晶顯示裝置之製造方法,改變問隔物之配置位置之情況下,比較切割液晶顯示面板時所產生之切割不良結果。

即,實驗條件A爲,針對從畫線外側,即從密封材側 偏離 0 . 3 m m 之位置,與畫線平行地以略等間隔配置有

五、發明説明(19)

間隔物之格進行切割之場合。實驗條件 B 爲,針對從畫線 S L 起內側,即與近接於密封材之側偏離 0 . 3 m m 之 位置,與畫線平行地以略等間隔配置有間隔物之格進行切割之場合。實驗條件 C ,如圖 9 所示,爲針對沿畫線上之切出領域以略等間隔且直線配置間隔物之格進行切割之場合。

實驗條件 A , B , C 均實驗 6 次 , 相對於畫線,衝擊器打擊位置之偏差,以畫線上爲基準時,爲 ± 1 m m 。

此處, `- ´ 表示相對畫線偏離密封材側之場合, ` + ´ 表示相對畫線由密封材偏離外側之場合。

此3實驗條件之各別實驗結果如圖 1 1 1 所示。此處,切割格時,切割不良產生時,裂痕爲由畫線起相對玻璃互對向進行,玻璃基板之切割斷面相對於玻璃基板主面不早 垂直狀,形成銳利之斷面形狀。爲使切割不良定量化,以 從畫線位置起,至切割斷面中之最達離畫線部分止之長度 爲切割不良量。切割不良量爲 、一、時,表示相對於畫線 斷面形狀形成偏向密封材側,、十、時表示相對於畫線斷 面形狀形成偏向密封材之外側。

+0.44mm之偏差量產生切割不良之可能性。

實驗條件B中之切割不良量之平均值爲

-0、11mm,3σ值爲0、44。即,於實驗條件B

五、發明説明(20)

,以一0、55mm~+0.33mm之偏差量產生切割不良之可能性。

實驗條件 C 中之切割不良量之平均值為 0 . 0 1 m m , 3 σ 值為 0 . 0 4。即,於實驗條件 C ,

- 0 , 0 3 m m ~ + 0 , 0 5 m m 之偏差量產生切割不良 之可能性。比較上述實驗條件 A 及 B 可知,切割不良量極小,偏差量亦小。

由此實驗結果可知,於畫線上均一配置間隔物,可抑 制切割不良之產生。又,即使產生切割不良,該切割不良 量亦爲不致影響後續工程之極微量。因此,可抑制切割不 良之產生,提昇良品率。

以下,針對實驗條件 C 使用之液晶顯示面板,即圖 9 所示於畫線上以等間隔且直線地配置有間隔物之液晶顯示面板進行切割時之相對於衝擊器之打擊位置之偏差所重地切割不良量之大小加以測定。即,由畫線上以衝擊器 衡 擊 時,針對相對畫線偏離土 1 . 5 m m 位置之衝擊之場合,及相對畫線偏離土 2 . 0 m m 位置之衝擊之場合,分別施予多次之重複實驗,並測定各個切割不良量。測定結果如圖 1 2 所示。

如圖 1 2 所示,於此液晶顯示面板中,相對於畫線最大偏離 2 m m 時之以衡擊器衝擊時,切削不良量亦可抑制於大概 1 0 0 μ m 以下。

如上述般,玻璃基板切割時,於畫線周邊之切割領域

打

五、發明説明(21)

,以等間隔,直線配置間隔物,如此則形成有畫線之衝擊可以相對基板主面略垂直方向進行,可防止切割不良之產生。又,即使衝擊器之打擊位置之偏差,亦不會有較大切割不良之產生,可抑制玻璃缺損或玻璃碎片之不良之產生,提昇良品率。

於上述實施形態中,如圖 9 所示,係將間隔物配置於 證線正下方,但於畫線正下方無法配置間隔物時,可以畫 線爲對稱軸,使畫線兩側對稱地,且以等配置密度配置問 隔物。此場合下,衝擊器之衝擊,係介由配置於畫線兩側 之間隔物,沿畫線均等傳遞,故和直線地配置於畫線正下 方之場合可得相同之效果,可防止切割不良。

以下,說明本發明其他實施形態。

此實施形態中,於格 C 之周邊領域 1 0 4 ,関係物 2 1 0 係如圖 1 3 所示,以較顯示領域 1 0 2 內之間隔物 2 1 0 8 密之配置密度被配置。特別是如圖 1 4 所示,陣列基板用母玻璃 1 0 0 M上所形成畫線上及由該畫線起 3 mm以內之領域,間隔物 2 1 0 以較密且均一地配置。該領域中之間隔物 2 1 0 之配置密度爲例如 1 2 個/mm²~ 1 0 0 個/mm²以上,較好爲 1 5 個/mm²以上。另一方面,於液晶顯示面板 1 0 之顯示領域 1 0 2 內,間隔物 2 1 0 係以 1 0 個/mm²之配置密度均一地配置。

於上述構造之格中,例如對陣列基板用母玻璃 100m切割時,由對向基板用母玻璃200m側施加之 衝擊,條介由沿蓋線周邊均一且緊密配置之間隔物210

五、發明説明(22)

,傳遞至陣列基板用母玻璃100m。因此,形成有畫線之裂度,係相對基板主面以略垂直方向進行,可防止切割不良之產生。

因此,於後繼之液晶注入工程或偏光板貼合工程等, 可抑制玻璃缺損或玻璃碎片等不良之產生,提昇良品率。

以下,針對上述液晶顯示裝置之製造方法中,改變間 隔物之配置位置,並比較液晶顯示面板切割時產生之切割 不良。

亦即,實驗條件A及B係和上述例相同。實驗條件D ,如圖14所示,係針對在畫線周邊以15個/mm²配置 密度分散配體間隔物之格進行切割之場合。

實驗條件 D,實驗次數爲 5 4 次,衝擊器對蓋線之衝擊位置之偏差爲 - 0 . 2 m m ~ + 0 . 1 5 m m。

實 驗條件 D 之實 驗 結果及上述實驗條件 A 及 B 之實驗 結果均示於圖 1 5。

如圖 1 5 所示,實驗條件 D 之切割不良量之平均值爲
0 . 0 4 m m , 3 σ 值爲 0 . 0 9 。亦即,於實驗條件 D
係以一 0 . 0 5 m m ~ + 0 . 1 3 m m 之偏差存在有切割
不良發生之可能性。但和上述實驗條件 A 及 B 比較,切割
不良景極小,偏差量亦極小。

由此實驗結果可知,藉由在畫線周邊部均一分散配置 間隔物,可抑制切割不良之產生。又,即使切割不良產生 時,切割不良量亦爲不致影響後續工程之極小量。因此, 可抑制切割不良之產生,提昇良品率。

打

五、發明説明(23)

如上述,對玻璃基板進行切割時,於蓋線周邊,以 12個/mm²以上,較好爲15個/mm²以上之密度均 一配置間隔物,則形成蓋線之衝擊係以對基板主面略垂直 之方向進行,可防止切割不良之產生。又,即使衝擊器之 衝擊位置有偏差,亦不致產生較大之切割不良,可抑制玻 瑪缺損或玻璃碎片等不良之產生,提昇良品率。

本發明並不限定於上述實施形態,可作各種變形。例如,間隔物不藉由積層之色片來形成亦可。亦即,使用單層樹脂,以一工程形成間隔物亦可。又,配置於畫線周邊部之間隔物。及其他部分之間隔物。其配置方法,材質,大小,形狀等不必一定相同,亦不必以同一製程配置間隔物。

於上速實施形態中,閱隔物相對於畫線形成爲島狀。 但亦可配合畫線形成爲直線狀,較之島狀之場合可更提昇 審線精度。

又,於上述實施形態中,係以薄膜電晶體作爲開關元件適用於液晶顯示裝置之場合爲例作說明。但亦可適用於 其他驅動方式之液晶顯示裝置。例如使用薄膜二極體即

TFD驅動之液晶顯示裝置,或基板本身不具開關元件之 單納矩陣型液晶顯示裝置亦可適用。

又,上逃實施形態中,係使用積層濾色片作為問隔物,但亦可形成黑色樹脂或透明樹脂等單層,另外,藉由塑 膠約子等接著數固定於基板亦可。

又,於上述實施形態中,係於對向基板上配置間隔物

五、發明説明(24)

。但亦可配置於陳列基板上。

如上述說明般,依本發明可提供一種可抑制切割不良 之產生,防止玻璃缺損或玻璃碎片所導致良品率之下降的 液晶顯示裝置及液晶顯示裝置之製造方法。

[圖式之簡單說明]

圖 1 : 本發明之液晶顯示裝置適用之液晶顯示面板之 一例之槪略斜視圖。

圖 2 : 圖 1 之液晶顯示面板之顯示領域中之陣列基板 之構造之概略平面圖。

圖 3 : 圖 2 之 陣 列 基 板 沿 A - B 線 切 斷 時 之 斷 面 之 槪 略 斷 面 圈 。

圈 4 : 圖 1 之液晶顯示面板之周邊領域之構造之概略 斷面圖。

圖 5 : 切割液晶顯示面板 1 0 之陣列基板用母玻璃及 對向基板用母玻璃藉由密封材予以貼合而成格之平面圖。

圖 6 : 圖 5 之格 沿 C - D 隸 切断 時之 断 面 之 概 略 断 面 圖。

圖 7 : 圖 5 之格 沿 E - F 線 切斷 時之 斷 面 之 概 略 斷 面

圖 8 :圖 5 之格沿 G - H 線切斷時之斷面之概略斷面圖。

圖 9 : 圖 5 之格沿之陣列基板用母玻璃所形成之第 1 數線周邊之構造之擴大圖。

五、發明説明(25)

圖 1 0 A ~ 圖 1 0 F : 由圖 5 之格切割出液晶顯示面板之工程之說明用新面圖。

圖 1 1 : 變化間隔物之配置位置進行切割時之切割不 良量之測定結果。

圖 1 2 : 變化衝擊器之衝擊位置進行切割時之切割不 息量之潮定結果

圖 1 3 : 本發明其他實施形態說明之格之斷面圖。

圖 1 4 : 圖 1 3 之格之陣列基板用母玻璃上所形成第 1 數線周邊之構造之擴大圖・

圖 1 5 : 圖 1 3 之格中,變化間隔物之配置位置進行 切割時之切割不良量之測定結果。

〔符號說明〕

10 液晶顯示面板

100 陣列基板

100X 第1端邊(周邊領域104X)

100 Y 第2端邊(周邊領域104 Y)

1 0 0 M 陣列基板用母玻璃

101 玻璃基板(陣列基板)

102 顯示領域(第1領域)

103.信號線

104X 周邊領域(第2領域)

1047 周邊領域(第2領域)

106 密封材

```
五、發明説明(26)
```

- 108 注入口
- 1 1 1 掃描線
- 112 間極
- 113 閘極絕綠膜
- 115 半導體膜
- 117 通道保護膜
- 119 低電阻半導體膜
- 121 薄膜電晶鹽(TFT)
- 131 源極
- 132 汲極
- 141 配向膜(陣列基板)
- 151 盘素電極
- 171 保護膜
- 200 對向基板
- 2 0 0 M 對向基板用母玻璃
- 201 玻璃基板(對向基板)
- 202 遮光膜
- 203R,G,B 濾色片
- 2 0 4 對向電極
- 205 配向膜(對向基板)
- 2 1 0 間隔物
- 300 液晶組成物
- $4\ 0\ 1\ -\ 1\ \cdot\ 2\ \cdot\ 3\ \cdot\ 4\ X\ T\ A\ B\ (\ Tape\ Automated$ Bonding)

五、發明説明(27)

4 1 1 - 1 , 2 Y T A B (Tape Automated Bonding)

421 X控制電路基板

4 3 1 Y控制電路基板

(讲先閱讀背面之注意事項再填寫本頁)

經濟部中央標準局員工消費合作社印製

附件 1:

第 87113274 號 專利 申請 案 中文申請 專利 範 闡修 正 本

民國 90 年 12 月修正

請先閱該背面之注意事項再填寫本頁)

1 . 一種液晶顯示裝置之製造方法,係

使第1基板及第2基板對向配置,

藉由密封材將於上述第 1 基板與第 2 基板之間封入液晶材料用之特定領域予以包圍,據以使上述 2 片基板貼合

在除了上述切割線之附近以外之大略於上述切割線上配置用於保持上述2片基板間之間隙的柱狀間隔物。

2 ,如申請專利範圍第1項之被晶顯示裝置之製造方法,其中

在除了從上述切割線起算離開大於 0 . 5 m m , 且從上述切割線起算 3 m m 以內之領域以外,配置柱狀間隔物

3 . 如申請專利範圍第1項之被晶顯示裝置之製造方法,其中

於上述切割線起算3mm以內之領域以12個/mm²以上之密度配置柱狀間隔物。

4 、如申請專利範圍第3項之液晶顯示裝置之製造方

-1-

經濟部智慧財產局員工消費合作社印製

六、申請專利範圍

法,其中

於上述切割線起算3mm以內之領域以15個/mm²以上之密度配置柱狀間隔物。

5 . 如申請專利範圍第1項之液晶顯示裝置之製造方法,其中

爲保持上述密封材所包圍上述特定領域之上述2片基 板間之間除,於上述特定領域內之特定位置,配置和上述 柱狀間隔物以同一工程形成之柱狀間隔物。

6. 如申請專利範圍第5項之液晶顯示裝置之製造方法,其中

7、如申請專利範圖第1項之液晶顯示裝置之製造方法,其中

上述密封材,係爲確保將液晶材料注入於上述特定領域內用之注入口而設,除了包含該注入口之切割線上以外配置柱狀間隔物。

8 , 一種液晶顯示裝置之製造方法,係

使形成有具畫素圖型之第1領域,及該第1領域之周邊且具配線焊墊之第2領域的第1基板,及與上述第1領域對應且形成有電極的第2基板對向配置;

六、申請專利範圍

藉由區分上逃第1領域與第2領域之密封材將上逃2 片基板貼合:

於上述第2領域·對上述2片基板沿切割線切割成特定尺寸之液晶顯示裝置之製造方法:其特徵為:

在除了上述第1基板之第1切割線附近以外之大略於 上述切割線上,保持上述2片基板間間隔之同時於與上述 第2基板所設柱狀間隔物接觸之狀態下沿上述第1切割線 對上述第1基板進行切割;

於上述第2基板之第2切割線上,以未接觸柱狀間隔物之狀態下沿上述第2切割線對上述第2基板進行切割。

9. 如申請專利範圍第8項之被晶顯示裝置之製造方法,其中

在除了從上述第1切割線起算離開大於0,5mm, 且從上述切割線起算3mm以內之領域以外,使接觸柱狀間隔物。

10.如申請專利範圍第9項之液晶顯示裝置之製造方法,其中

從上述第 1 切割線起算離開大於 0 . 5 m m 之領域、 且從上述切割線起算 3 m m 以內之領域內,爲上述第 2 切割線之位置。

- 1 1 · 如申請專利範圍第 8 項之液晶顯示裝置之製造 方法,其中
- 上述第1領域為顯示多數色成分之顯示領域,於包含各色成分所對應多數擴業領域之每一畫素領域內,將各色

-3-

打

成分之德色片配置於上述第2基板,同時、在除了上述第 1切割線附近以外之大略於上述切割線上及上述顯示領域 內之特定位置,積層該多數色成分之滤色片以形成柱狀間 腦物。

12.一種液晶顯示裝置,係具有:

第1基板,其具有:包含畫素電極及驅動該畫素電極 之開關元件的第1領域;及位於該第1領域之周邊之同時,包含有連接於上述開關元件之配線焊墊的第2領域;

第2基板,係與上逃遊第1基板呈對向配置之同時, 於對向於上逃第1領域之位置具有電極;

間隔物,係形成於上述第2基板上之同時,於上述第 1 領域及第2 領域保持上述第1及第2基板之間於一定間 除;及

密封於上述第 1 基板與第 2 基板間的液晶材料; 其特 微篇;

- 治切割成特定尺寸之第1及第2基板之外周線,至少 一部分配置有柱狀間隔物。
 - 13.一種液晶顯示裝置之製造方法,係令

第1基板與第2基板對向配置;

於上述第 1 基板與上述第 2 基板之間藉由包圍封入液 晶材料用之特定領域的密封材,使上述 2 片基板貼合;

於上述密封材所包圍特定領域之外側領域,令上述 2 片基板之中至少 1 片沿切割線切割成特定尺寸的液晶顯示 裝置之製造方法,其特徵爲:

經濟部智慧財產局員工消費合作社印製

六、申請專利範圍

於上述第 1 基板 或第 2 基板之任一片上,一體形成用 於保持上述 2 片基板閱之間隔的柱狀間隔物:

上述柱狀間隔物之一部分,係沿上述切割線以直線狀以路等間隔配置。

1 4 . 一種液晶顯示裝置之製造方法,係令

第 1 基 板 與 第 2 基 板 對 向 配 置;

於上述第 1 基板與上述第 2 基板之間藉由包圍封入液 晶材料用之特定領域的密封材,使上述 2 片基板贴合:

於上述密封材所包圍特定領域之外側領域,令上述 2 片基板之中至少 1 片沿切割線切割成特定尺寸的液晶顯示 裝置之製造方法,其特徵爲;

於上述第 1 基板或第 2 基板之任一片上,一體形成用於保持上述 2 片蓋板間之間隔的柱狀間隔物:

上述柱狀間隔物,係包含於上述切割線附近以第1配置密度配置的第1間隔物,及於其他領域以第2配置密度配置的第2間隔物。

15、如申請專利範圍第14項之液晶顯示裝置之製

上述柱狀間隔物係包含: 治上述切割線以第1配置密度配置的第1間隔物,及於上述切割線起算雕開大於

- 0.5 m m 之 領域,且於上述切割線起算 3 m m 以內之領域以較上述第 1 配置密度疎之密度配置的第 2 間隔物。
- 16、如申請專利範圍第14項之液晶顯示裝置之製造方法,其中

六、申請專利範圍

上述第2間隔物之配置密度爲12個/mm²以上。

1 7 . 如申請專利範圍第 1 4 項之液晶顯示裝置之製造方法,其中

上述第一2 間隔物之配置密度爲 1 5 個 / m m 2以上。

(請先閱讀背面之注意事項再填寫本頁)

經濟部智慧財產局員工消費合作社印製

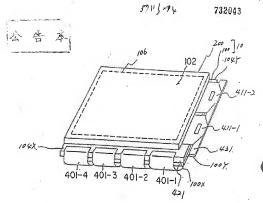
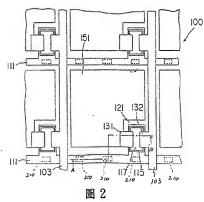
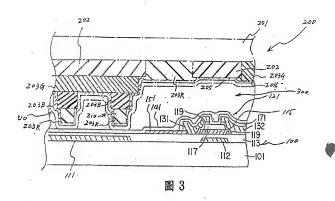


圖 1





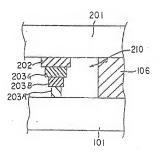
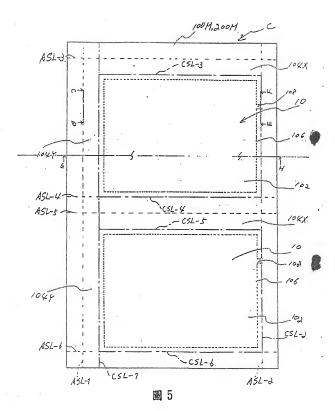


圖 4



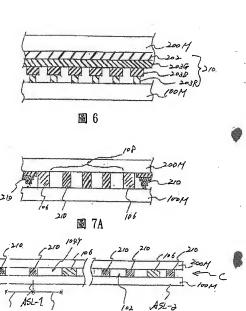
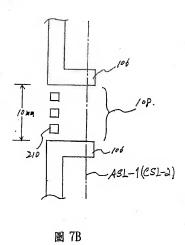
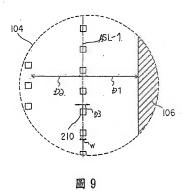
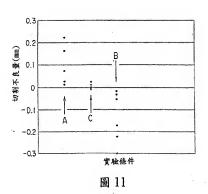
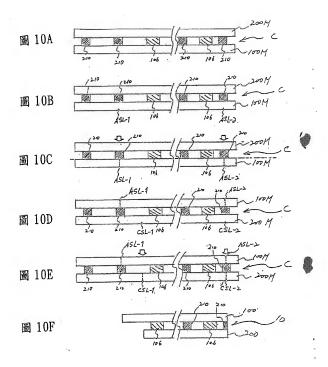


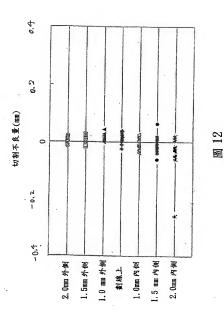
圖 8











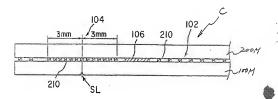


圖 13

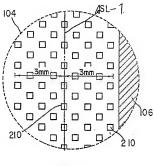


圖 14

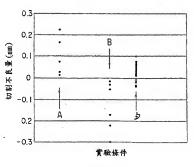
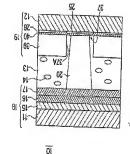


圖 15

LCD device having pillar spacers in a cell gap receiving liquid crystal

	TW20020122505 20020930	Application number:
	G05F1/1338B	- Europeans
	G09F9/30; G09F9/35; G02F1/136; (IPC1-7); G02F1/136	
	GOSE1/1332! GOSE1/1338! GOSE1/13 98 ! GO8E8/00!	tlenoitematni -
D-S003151829 (V)		Classifications
	иес гср тесниоговієя гтр (лр)	strenite the
	SASAKI TAKESHI (JP); HANNUKI TAKAHISA (JP)	inventor:
(SB) OF 182178U 📳	2003-10-01	Publication date:
se badiiduq oalA	E920999ML	Publication numbers

Report a data error here



organic overcoat. gate electrode exposed from an opening of an ent to notinog at a lense 171 ent tude bns lense The pillar spacers are formed on the color filter filter panel and the TFT panel of the LCD device. achieving a uniform cell gap between the color spacers disposed within liquid crystal for An LCD device includes a plurality of pillar Abstract of TW556035B

Priority number(s): JP20010317593 20011016